

Bank	BSR addr[13:8]	addr[7:0]	PIC18F		
			x4Q35	x5Q35	x6Q35
0	'b00 0000	0x00-0xFF			
1	'b00 0001	0x00-0xFF			
2	'b00 0010	0x00-0xFF			
3	'b00 0011	0x00-0xFF			
4	'b00 0100	0x00-0x5F			
	'b00 0100	0x60-0xFF			
5	'b00 0101	0x00-0x5F			
	'b00 0101	0x60-0xFF			
6	'b00 0110	0x00-0xFF			
7	'b00 0111	0x00-0xFF			
8	'b00 1000	0x00-0xFF			
9	'b00 1001	0x00-0xFF			
10	'b00 1010	0x00-0xFF			
11	'b00 1011	0x00-0xFF			
12	'b00 1100	0x00-0xFF			
13	'b00 1101	0x00-0xFF			
14	'b00 1110	0x00-0xFF			
15	'b00 1111	0x00-0xFF			
16	'b01 0000	0x00-0xFF			
17	'b01 0001	0x00-0xFF			
18	'b01 0010	0x00-0xFF			
19	'b01 0011	0x00-0xFF			
20	'b01 0100	0x00-0xFF			
21	'b01 0101	0x00-0xFF			
22	'b01 0110	0x00-0xFF			
23	'b01 0111	0x00-0xFF			
24	'b01 1000	0x00-0xFF			
25	'b01 1001	0x00-0xFF			
26	'b01 1010	0x00-0xFF			
27	'b01 1011	0x00-0xFF			
28	'b01 1100	0x00-0xFF			
29	'b01 1101	0x00-0xFF			
30	'b01 1110	0x00-0xFF			
31	'b01 1111	0x00-0xFF			
32	'b10 0000	0x00-0xFF			
33	'b10 0001	0x00-0xFF			
34	'b10 0010	0x00-0xFF			
35	'b10 0011	0x00-0xFF			
36	'b10 0100	0x00-0xFF			
37	'b10 0101	0x00-0xFF			
38	'b10 0110	0x00-0xFF			
to	-	-			
63	'b11 1111	0x00-0xFF			

Virtual Access Bank

Access RAM 0x00-0x5F

Fast SFR 0x60-0xFF

GPR

SFR

Buffer RAM

Unimplemented