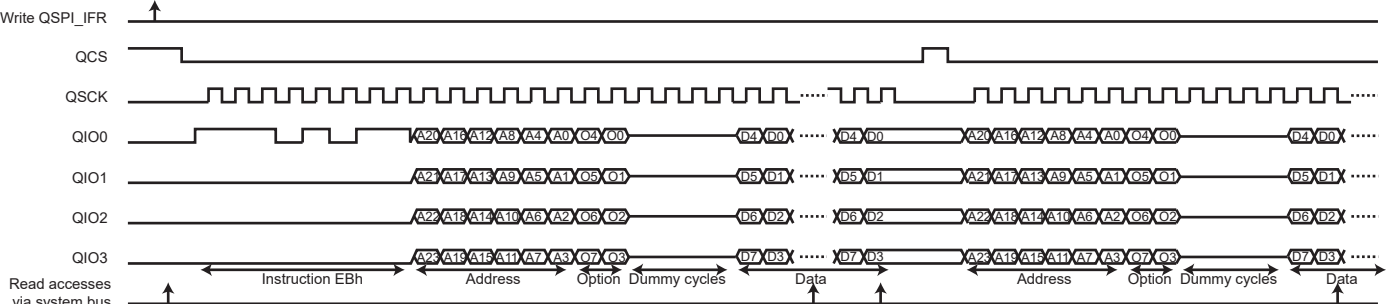
Write QSPI_IFR
QCS
QSCK
QIO0
QIO1
QIO2
QIO3
A20 A16 A12 A8 A4 A0 O4 O0
A21 A17 A13 A9 A5 A1 O5 O1
A22 A18 A14 A10 A6 A2 O6 O2
A23 A19 A15 A11 A7 A3 O7 O3
D4 D0
D5 D1
D6 D2
D7 D3
Instruction EBh
Address
Option
Dummy cycles
Data
Read accesses via system bus