

	63	31	0
DP	F0		F0
SP	F1		F0
DP	F2		
SP	F3		F2
DP	F4		
SP	F5		F4
DP	F6		
SP	F7		F6
DP	F8		
SP	F9		F8
DP	F10		
SP	F11		F10
DP	F12		
SP	F13		F12
DP	F14		
SP	F15		F14
DP	F16		
SP	F17		F16
DP	F18		
SP	F19		F18
DP	F20		
SP	F21		F20
DP	F22		
SP	F23		F22
DP	F24		
SP	F25		F24
DP	F26		
SP	F27		F26
DP	F28		
SP	F29		F28
DP	F30		
SP	F31		F30

FP Working
Registers

FP Round Control (FCR[11:8])

SAZ	FTZ	RND[1:0]
-----	-----	----------

FCR[15:0]

Exception Masks (FCR[6:0])

SUBOM	HUGIM	INXM	UDFM	OVFM	DIVOM	INVALM
-------	-------	------	------	------	-------	--------

FTST Status (FSR[28:24])

SUB	INF	FN	FZ	FNAN
-----	-----	----	----	------

FCPS/FCPQ Status (FSR[19:16])

GT	LT	EQ	UN
----	----	----	----

FSR[31:0]

Sticky Exception Status (FSR[14:8])

SUBOS	HUGIS	INXS	UDFS	OVFS	DIVOS	INVALS
-------	-------	------	------	------	-------	--------

Most-Recent Exception Status (FSR[6:0])

SUBO	HUGI	INX	UDF	OVF	DIV0	INVAL
------	------	-----	-----	-----	------	-------

FP EXCEPTION ADDRESS CAPTURE REGISTER						EACE
---------------------------------------	--	--	--	--	--	------