

● = 5V Tolerant

	1	2	3	4	5	6	7	8	9	10	11	12	13
A	○ RE0	○ <u>MCLR</u>	● RD8	○ RD15	○ RD13	● RD12	● RD6	○ RD3	○ RD1	○ RD10	○ RH0	○ RC14	○ RC13
B	○ RE1	○ RA12	● RD7	○ RD14	○ NC	○ RD11	● RD5	○ RD2	○ RD0	○ RD9	○ RC15	○ RG4	○ RC12
C	○ RA0	○ RA7	● RE3	○ V _{DD}	○ V _{SS}	● RD4	○ NC	○ RH2	○ RH1	○ V _{DD}	○ V _{SS}	○ RC11	○ RG9
D	○ RA1	○ RE9	○ V _{SS}								○ RC4	○ RG8	○ RC10
E	○ RA13	● RE2	○ V _{DD}								○ RC2	○ RC5	○ RC3
F	○ RA11	○ RA8	○ RE8			○ SWV _{SS}	○ Lx	○ SWV _{DD}			○ RC1	○ RC0 ⁽³⁾	○ RG7
G	○ RA9	○ RE7	○ RA10			○ VDDCORE	○ Lx	○ V _{DD}			○ V _{SS}	○ RG6	○ V _{DD}
H	● RE4	○ RA15	○ AV _{SS}			○ V _{SS}	○ V _{DD}	○ V _{SS}			● RC6	○ RG5	● RC7
J	○ RA14	○ RE6	○ AV _{DD}								○ V _{DD}	○ RC8	○ RC9 ⁽³⁾
K	○ RA2	○ RE5	○ RA3								○ V _{SS}	○ RG2	○ NC
L	○ RA4	○ RA5	○ RE10	○ V _{SS}	○ V _{DD}	○ RB1	○ RB9	○ V _{SS}	○ V _{DD}	○ RB3	○ RB6	○ RG0	○ RG1
M	○ RA6	○ NC	○ RB12	○ RF8	○ RB0	○ RB2	○ RB15	● RF1	○ RF7	○ RF6	○ RF5	○ RB10 ⁽³⁾	○ NC
N	○ RB5	○ RF10	○ RF9	○ RB13	○ RF11	○ RB8	○ RF0	○ RF2	○ RB14	○ RB4	○ RB7	○ RB11 ⁽³⁾	○ RF3